



TH9958 GRAPHIC4 timing chart

Copyright (C)2008 t.hara

2pixel/byte のビットマップである。
 ビットマップメモリの先頭アドレスは R#2 で指定する。
 ただし、bit6,5 の2bit しか指定できない。
 1byte 読み出せば、2pixel の出力が確定するが、他のモードと遅延をあわせるために 16cycle遅延にする。(遅延をあわせないと、画面の途中でモード切替したときに不整合が生じるため)

- (1) pattern name table のアドレス決定
 VRAM address の 17bit は、それぞれ次の値になる。
 ADR[16:15] = R#2 [6:5]
 ADR[14: 7] = SCR_Y[7:0]
 ADR[6: 0] = SCR_X[9:3] (dot cycle = 4, 2pixel/byte なので 8cycle で 1byte 読めばいい)