



TH9958 GRAPHIC7 timing chart

Copyright (C)2008 t.hara

このモードは、基本的に GRAPHIC4 と同じだが、4bit/pixel の GRAPHIC4 に対し、8bit/pixel になるため、VRAMを16bit幅(倍幅)で読み出すことで処理している。
要するに読み出し幅が違うだけでタイミングは GRAPHIC4 と全く同じである。

(1) pattern name table のアドレス決定
VRAM address の 17bit は、それぞれ次の値になる。
ADR[16] = R#2 [5]
ADR[15: 8] = SCR_Y[7:0]
ADR[7: 1] = SCR_X[9:3]
※2byteずつ読み出すので、ADR[0]=0 と ADR[0]=1 の 2byteペアを一度に読み出す。

出力1byte は、パレット番号ではなくRGB値である点も GRAPHIC4 と異なる。
→ TH9958 では 256色パレットモードも用意する。